

FORMATEUR PREVENTION – Habilitation électrique



Expérience professionnelle

- DEPUIS JANVIER 2014** FORMATEUR REFERENT CARIDE
Toutes Habilitations électriques, selon la norme NF C18-510
B0, B1v, B2v, BR, BC, BS, BE, H0V
- 2008-2013** ST MICROELECTRONICS - Crolles (38)

Simulations électriques et layout analogique
- Développement D'IP de protections avancées contre les esd
- Développement de bibliothèques de circuits d'entrées/sorties
Techno: 65NM, 40NM, 32NM, 28NM, 28FDSOI, 20NM
- JANV- JUILLET 2008** ARM à Grenoble (38)
Simulations électriques et Layout de mémoires
Au sein de l'entité Mémoire, Conception et développement d'un compilateur mémoire RAM en technologie SOI 45nm :
- Sizing de transistors et modification de schémas
- Caractérisation électrique et génération de vues CAO
- Simulations Spice (simulations électriques)
- OCT. A NOV. 2007** ACCO IC à Saint Germain en Laye
Layout Analog / RF
Réalisation du Layout de plusieurs cellules (CMOS 90) pour un Transceiver GSM Quad Band
- AVRIL- JUIN 2007** VECTRAWAVE à Les Loges en Josas (78)
Layout Analog / RF
Réalisation du Layout pour un contrôleur de puissance (CMOS)
- AVRIL 2005 – FEV. 2007** DOLPHIN INTEGRATION à Meylan (38)
Simulations électriques et Layout de mémoires
Développement, Caractérisation et Validation de mémoires ROM et RAM pour différentes architectures et différentes technologies (de 0.25 µm à 65 nm)

Formation

- 2017** Formation de formateurs sur la NF C-15-100
- 2014** Formation de formateurs à la préparation à l'habilitation électrique (NF C18_510)
- 2000-2003** Ingénieur Polytech Montpellier
options : Microélectronique et Automatique
- 1998-2000** D.U.T. GEII (Génie Electrique et Informatique Industrielle) I.U.T. Montpellier

Langues

- Anglais technique
Roumain conversationnel